



**Itasdi**

Innovative Teaching Approaches in development of Software  
Designed Instrumentation and its application in real-time  
systems

# Practicum of measurement and data acquisition systems

Using loops and decision-making structures

Co-funded by the  
Erasmus+ Programme  
of the European Union





# Innovative Teaching Approaches in development of Software Designed Instrumentation and its application in real-time systems

Faculty of Technical  
Sciences



Ss. Cyril and Methodius  
University  
Faculty of Electrical Engineering  
and Information Technologies



Zagreb University of  
Applied Sciences



School of Electrical  
Engineering  
University of Belgrade



Faculty of Physics  
Warsaw University of Technology



Co-funded by the  
Erasmus+ Programme  
of the European Union





**Itasdi**

Innovative Teaching Approaches in development of Software Designed Instrumentation and its application in real-time systems

The European Commission's support for the production of this publication does not constitute an endorsement of the contents, which reflect the views only of the authors, and the Commission cannot be held responsible for any use which may be made of the information contained therein.



**Itasdi**

Innovative Teaching Approaches in development of Software  
Designed Instrumentation and its application in real-time  
systems

# Praktikum iz merno-akvizicionih sistema

Korišćenje petlji i struktura za odlučivanje

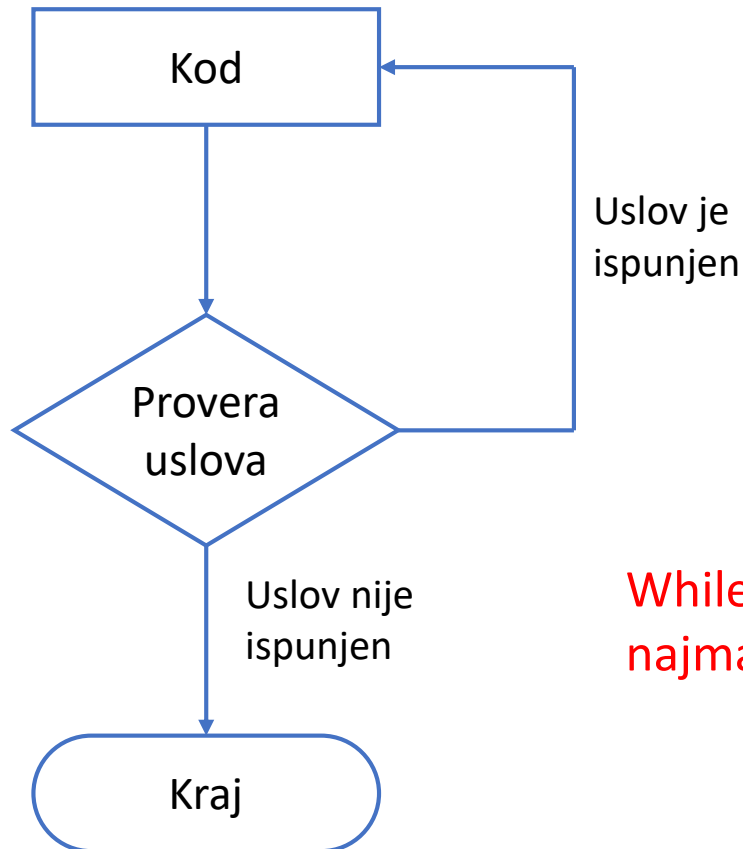
Co-funded by the  
Erasmus+ Programme  
of the European Union



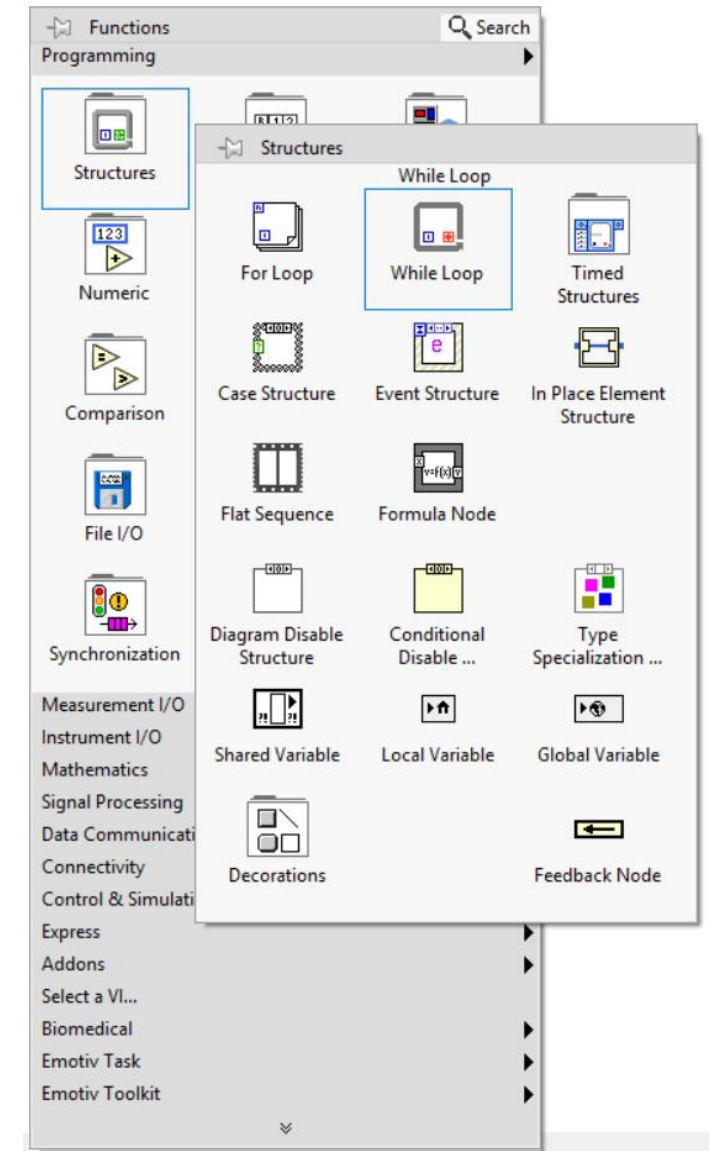


# While petlja

Kod se izvršava unutar while petlje sve dok se ne dogodi specifičan uslov.

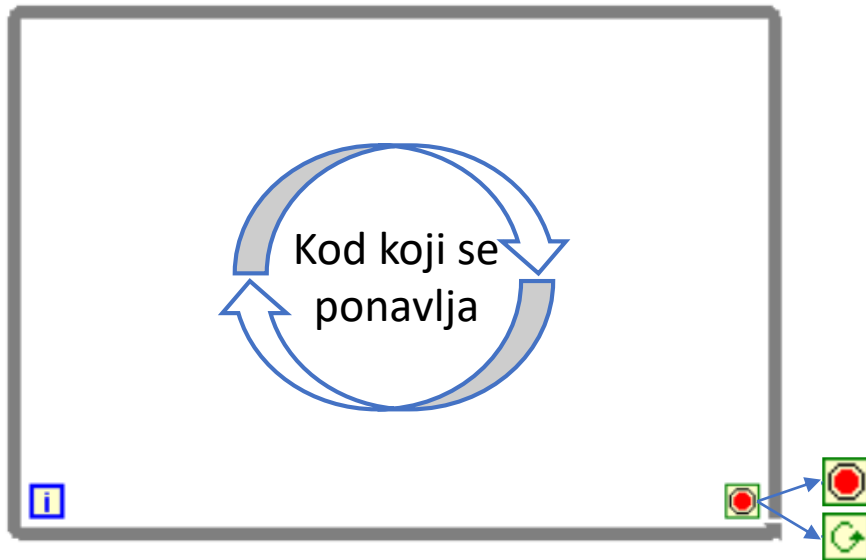


**While petlja mora da se izvrši najmanje jedanput!**







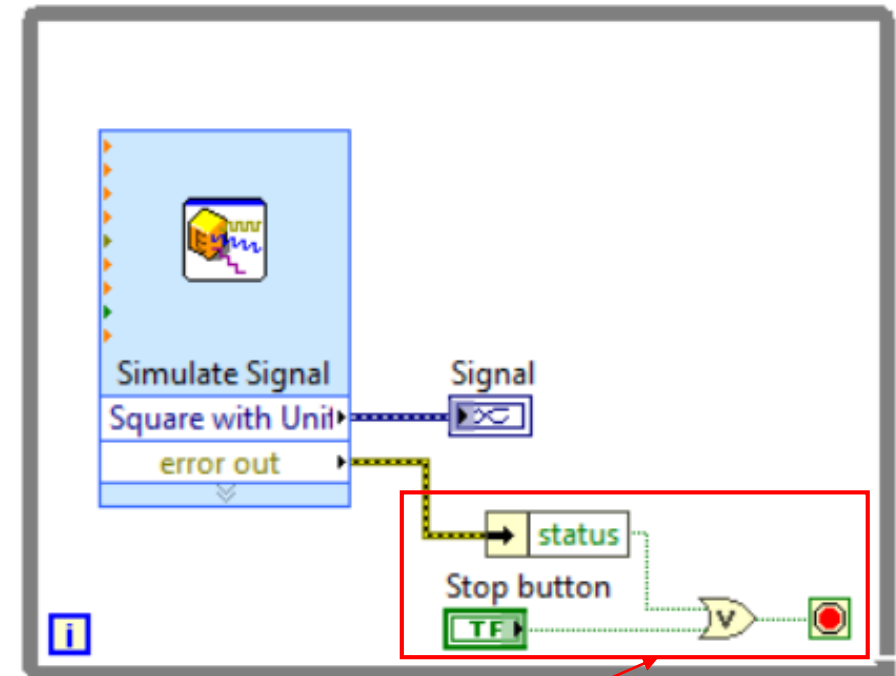
# While petlja



**i** Brojač while petlje (*iteration terminal*) – predstavlja trenutnu iteraciju petlje. Brojanje iteracija počinje od 0.

Uslovni terminali (*conditional terminal*):

-  - Petlja se zaustavlja kada se uslov ispuni
-  - Petlja se izvršava sve dok je uslov ispunjen

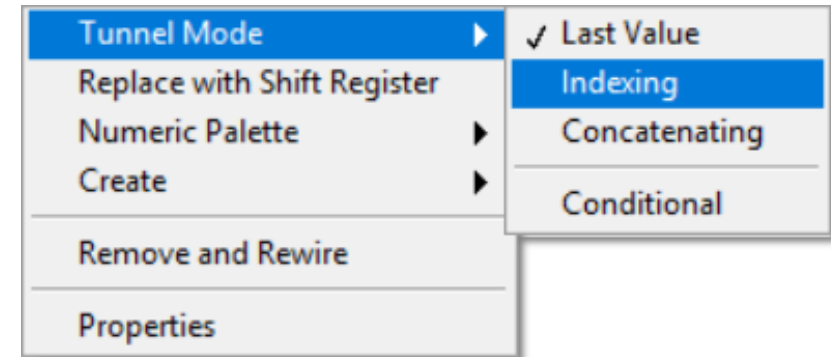
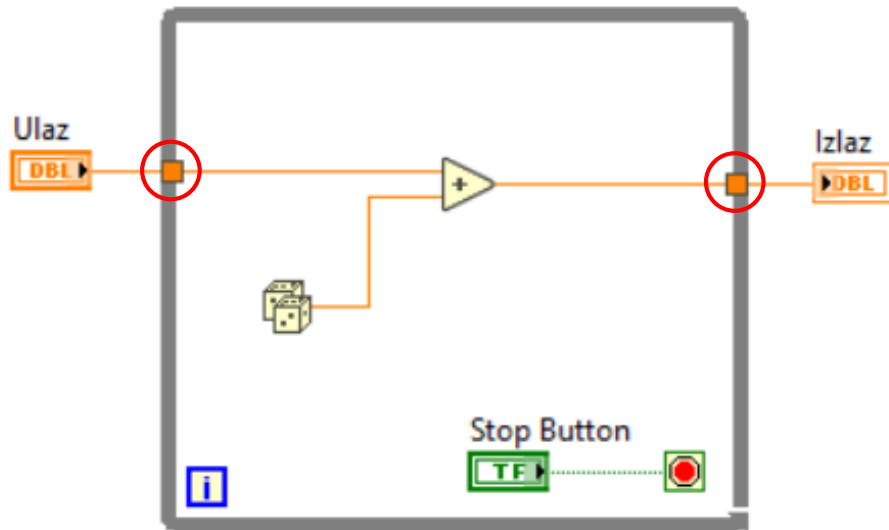


- While petlja se zaustavlja ukoliko je jedan od uslova ispunjen:
- Blok za simulaciju signala prouzrokuje grešku
  - Korisnik aplikacije aktivira stop dugme



# While petlja

Tuneli služe za dostavljanje informacija unutar i izvan while petlje.



Vrednost primenljive *Ulaz* će se pročitati samo jednom, a promenljiva *Izlaz* će se izmeniti tek nakon završetka rada while petlje.

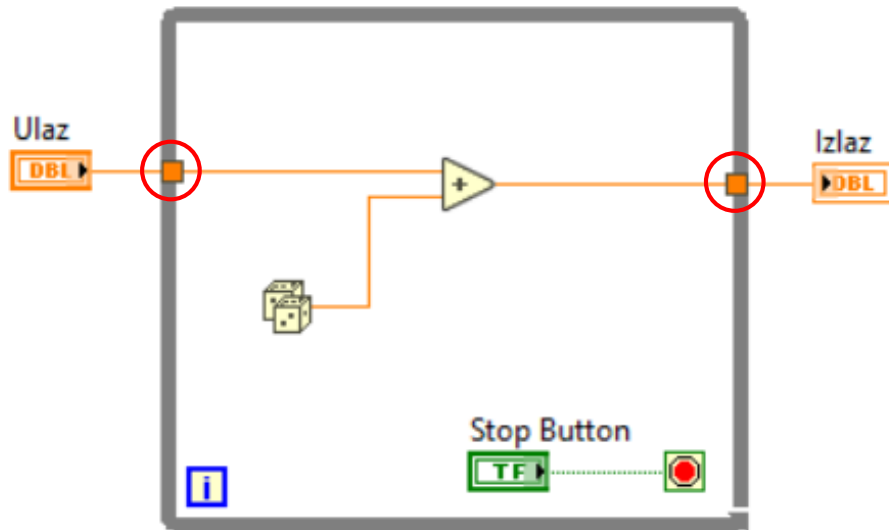
Desni klik na tunel >> *Tunnel mode* – otvara se meni za izbor tipa tunela:

- *Last value* – čuva se samo poslednja vrednost
- *Indexing* – sve dobijene vrednosti se čuvaju kao niz
- *Concatenating* – automatski dodaje niz na kraj
- *Conditional* – izlaz će se ispisati samo ukoliko je ispunjen uslov

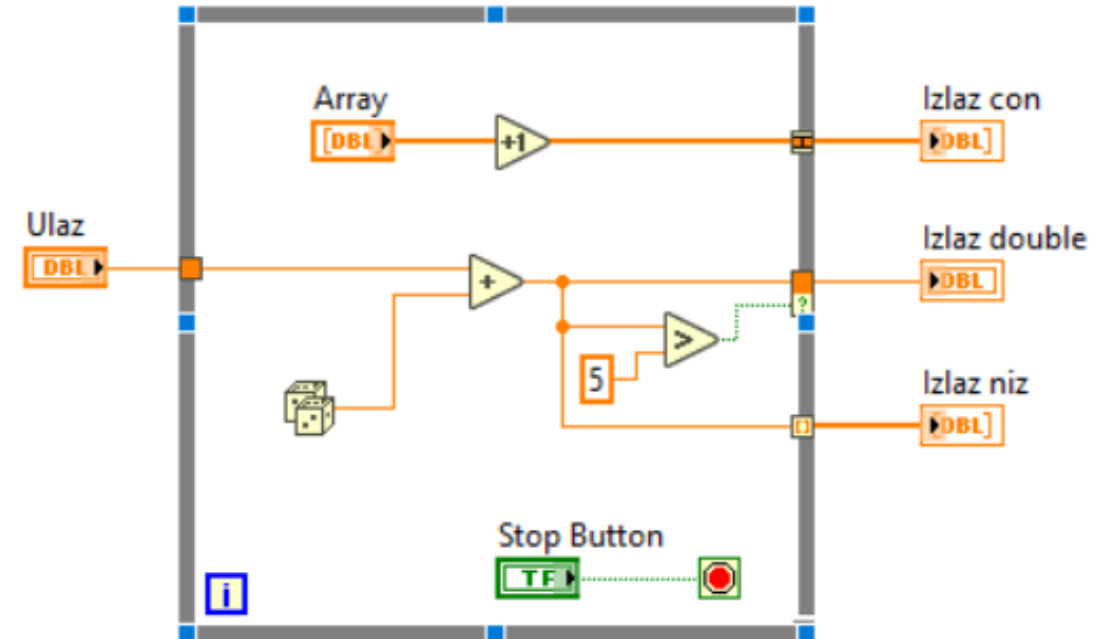


# While petlja

Tuneli služe za dostavljanje informacija unutar i izvan while petlje.



Vrednost primenljive *Ulaz* će se pročitati samo jednom, a promenljiva *Izlaz* će se izmeniti tek nakon završetka rada while petlje.

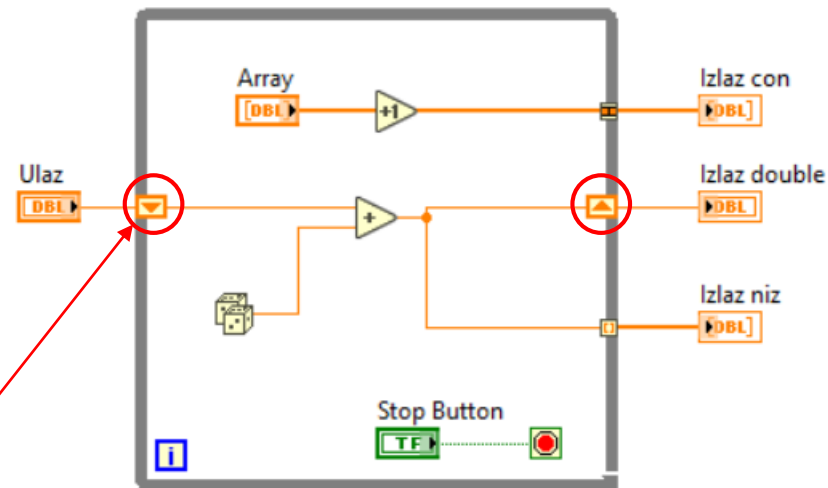
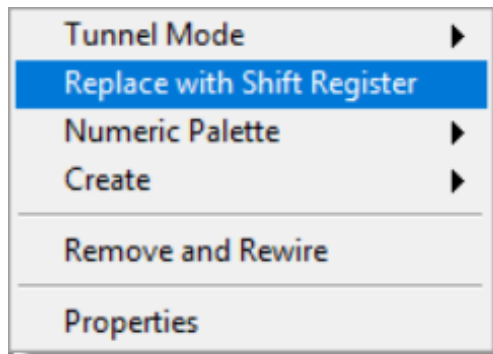






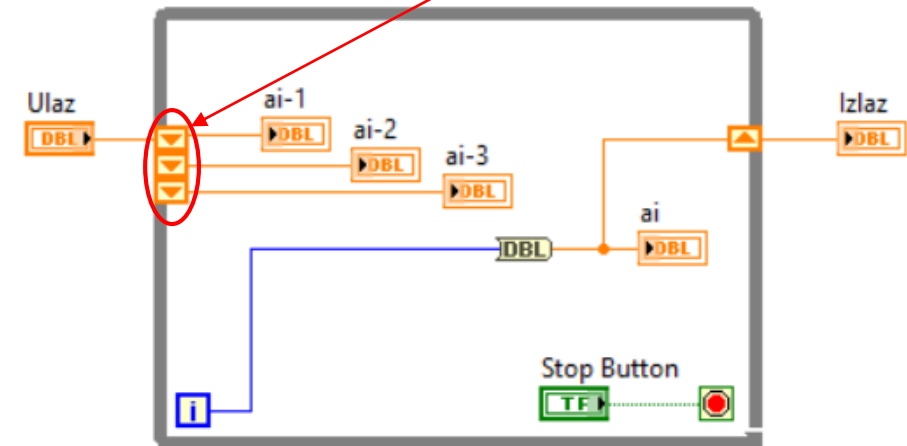
# Shift registri

Shift registri služe da „prenesu“ informacije od izlaza ka ulazu.  
Kreiranje: desni klik na tunel >> *Replace with Shift Register*.



Ukoliko se shift registar ne inicializuje, prilikom prvog pokretanja programa početna vrednost bi bila nula, ali bi se prilikom svakog sledećeg pokretanja pamtila poslednja vrednost izlaza.

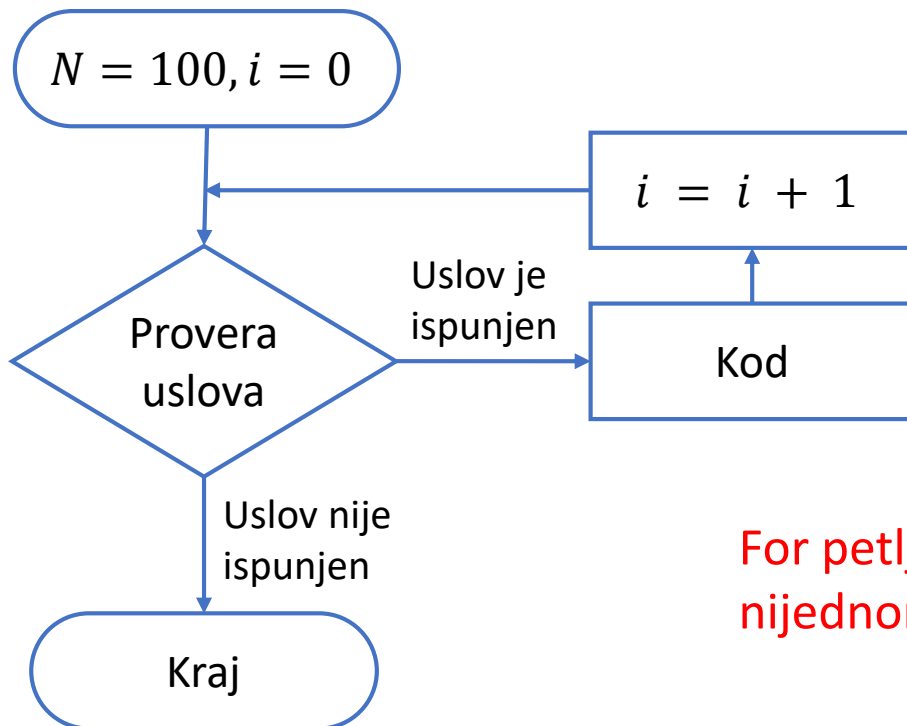
Poslednje tri vrednosti!



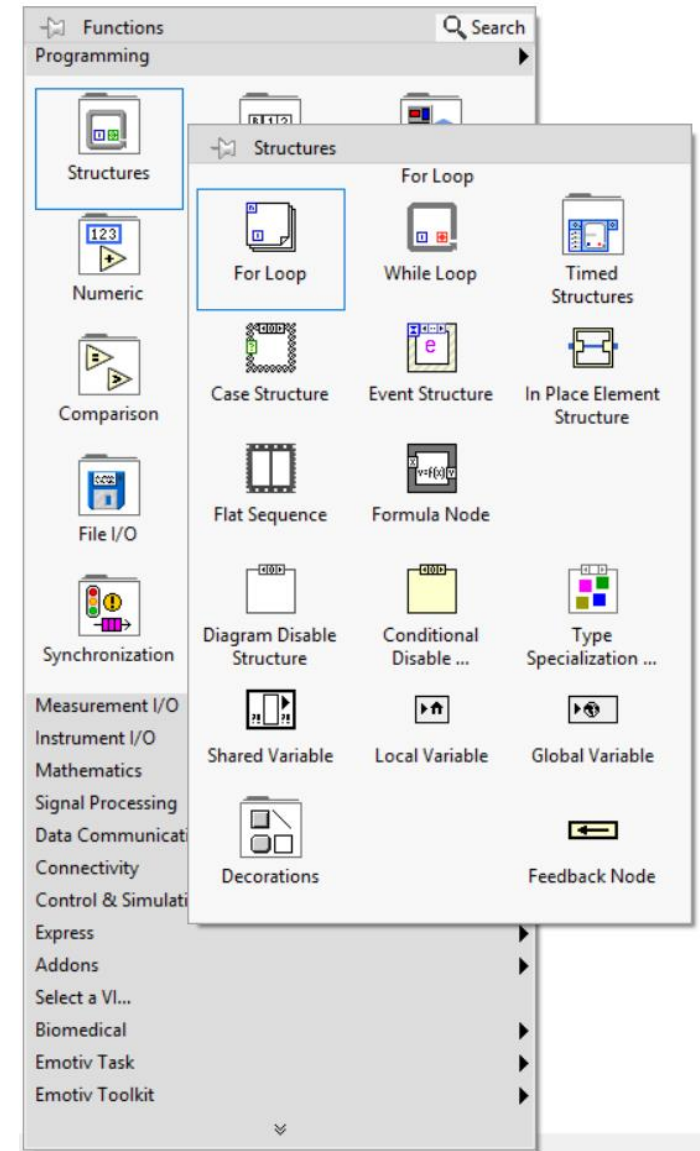


# For petlja

Kod unutar for petlje se izvršava dok god je broj iteracija manji od nekog zadanog broja.



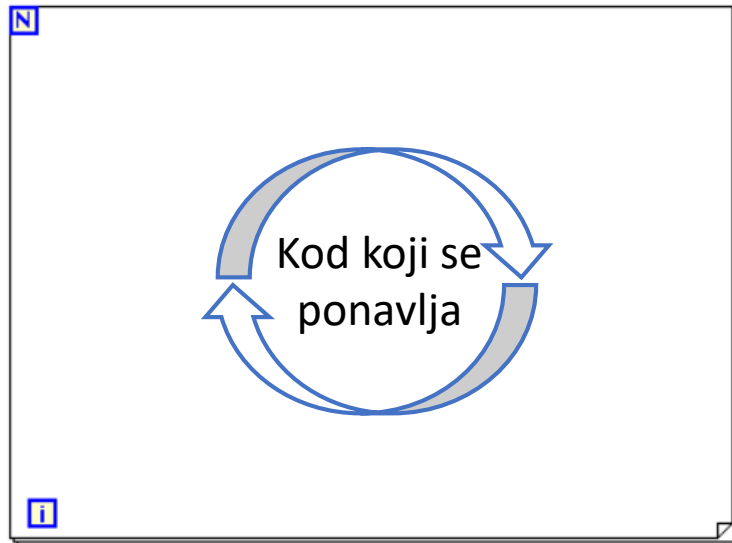
For petlja ne mora da se izvrši nijednom!





**Itasdi**

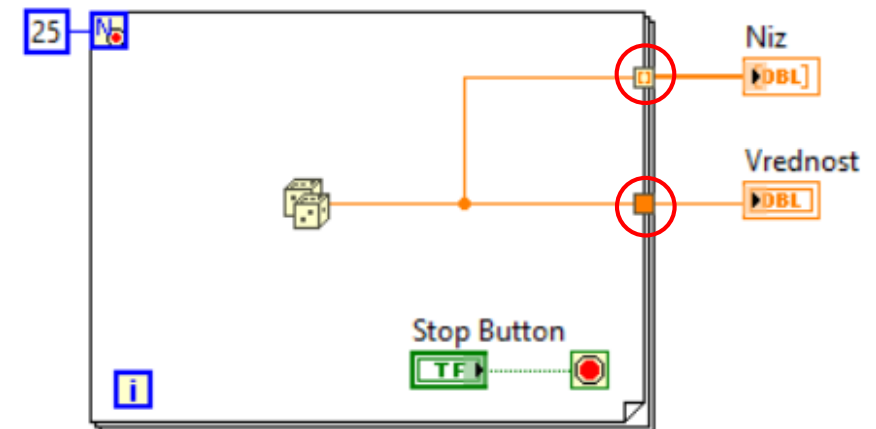
## For petlja



**i** Brojač for petlje (*iteration terminal*)

**N** Broj iteracija (*count terminal*) – određuje koliko puta će se izvršiti for petlja. Ukoliko je  $N \leq 0$  petlja se neće izvršavati.

Opciono se može dodati i uslovni terminal. U tom slučaju će se petlja zaustaviti ukoliko korisnik aktivira stop dugme ili ukoliko  $i$  postane veće od  $N$ .

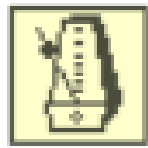


Kao kod while petlje – izlaz iz for petlje može da se čuva i kao jedna vrednost i kao niz vrednosti (auto-indeksiranje).

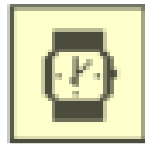


# „Upravljanje“ vremenom

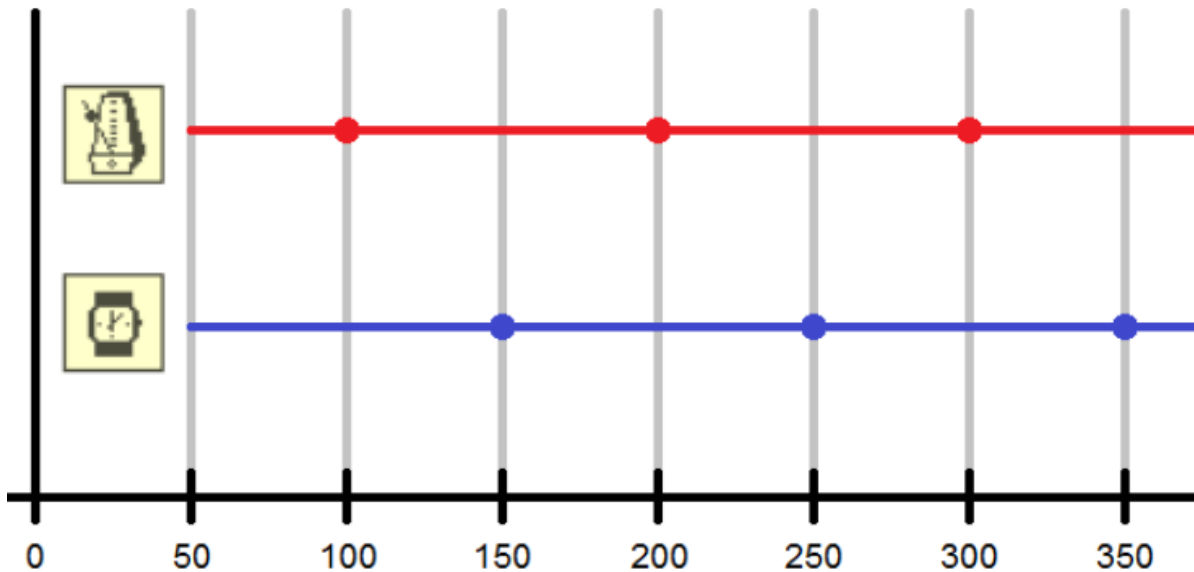
Potrebno je obezbediti pravilno trošenje resursa, tako da procesor ima vremena da radi i druge stvari.



Wait Until Next ms  
Multiple



Wait (ms)



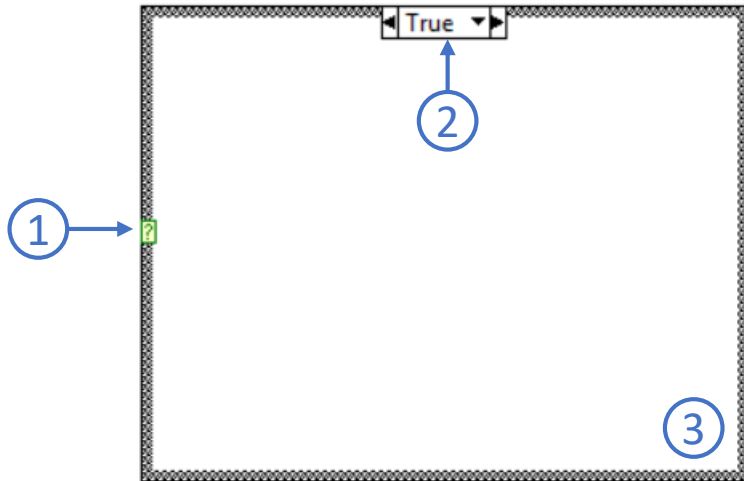
Time Delay
▶ Delay Time (s)
▶ error in (no error)
error out ▶



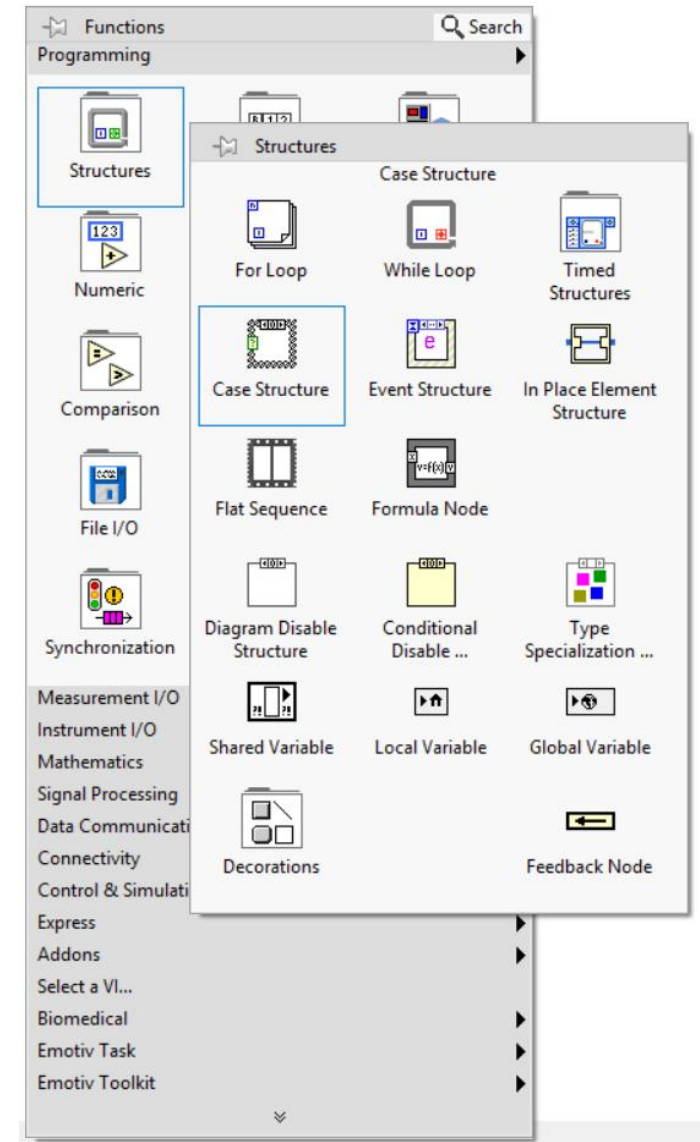
**Itasdi**

Innovative Teaching Approaches in development of Software Designed Instrumentation and its application in real-time systems

## Case struktura



1. *Case selector* – određuje koji slučaj će se izvršiti na osnovu ulazne informacije.
2. *Selector label* – prikazuje vrednosti vezane za koje se izvršava taj slučaj. Može biti jedna vrednost ili skup vrednosti.
3. *Subdiagram* – deo koda koji se izvršava kada se vrednost povezana na *case selector* poklapa sa vrednošću u *selector label-u*.

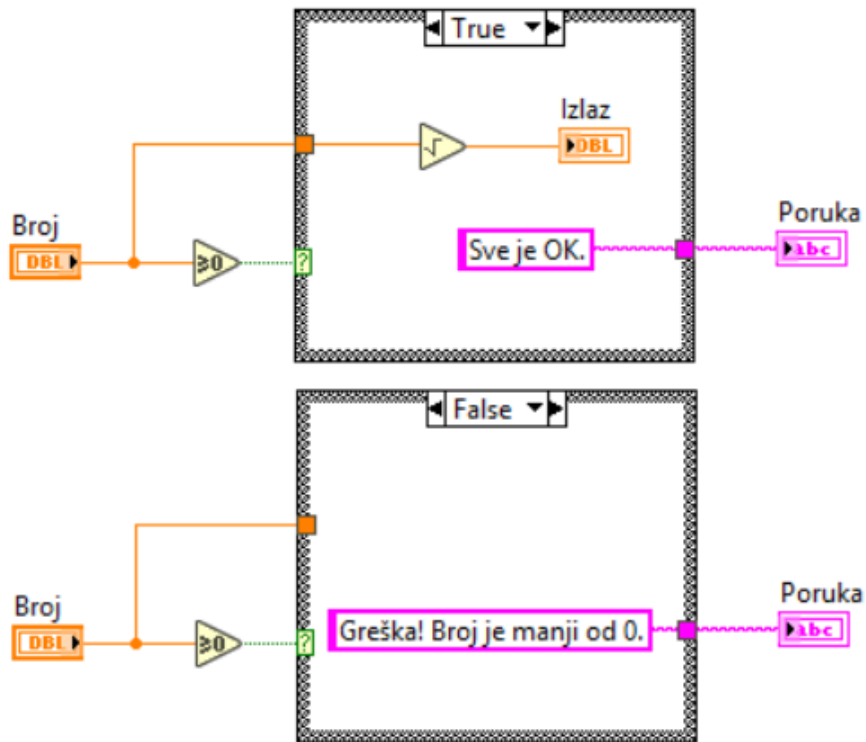




**Itasdi**

Innovative Teaching Approaches in development of Software Designed Instrumentation and its application in real-time systems

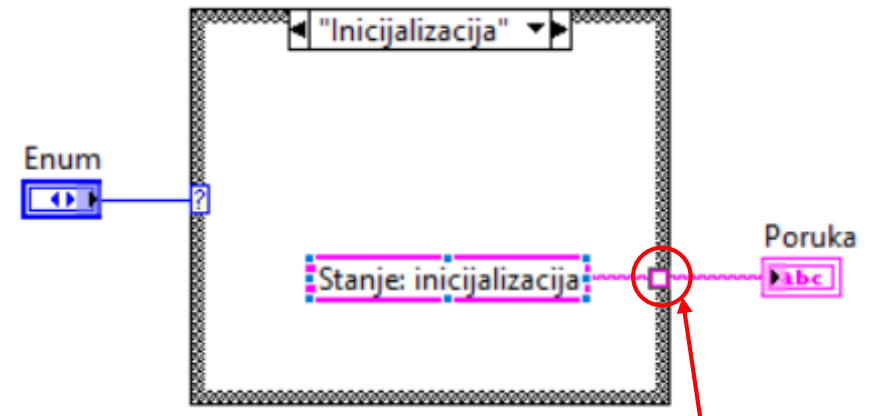
## Case struktura



Vrednost *Case Selector* terminala može biti:

- Logička promenljiva (*boolean*)
- Enumerator (*Enum*)
- Numerička promenljiva (*Numeric*)
- Tekstualni podatak (*String*)
- *Error* klaster

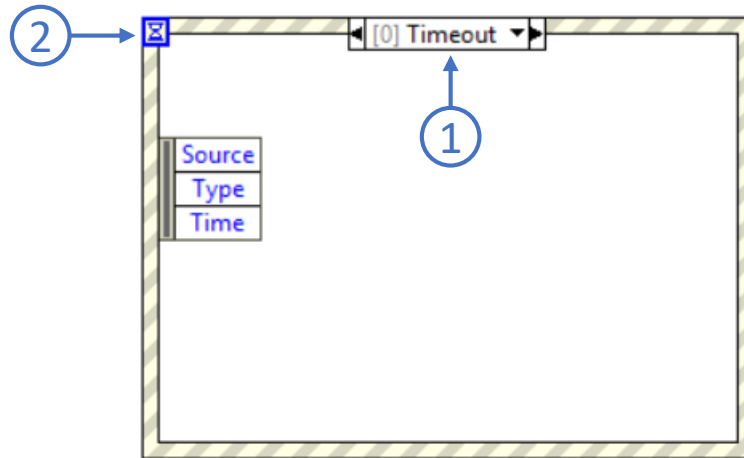
Ukoliko ne postoji slučaj za svaku vrednost *case selector* terminala mora postojati *default case*!



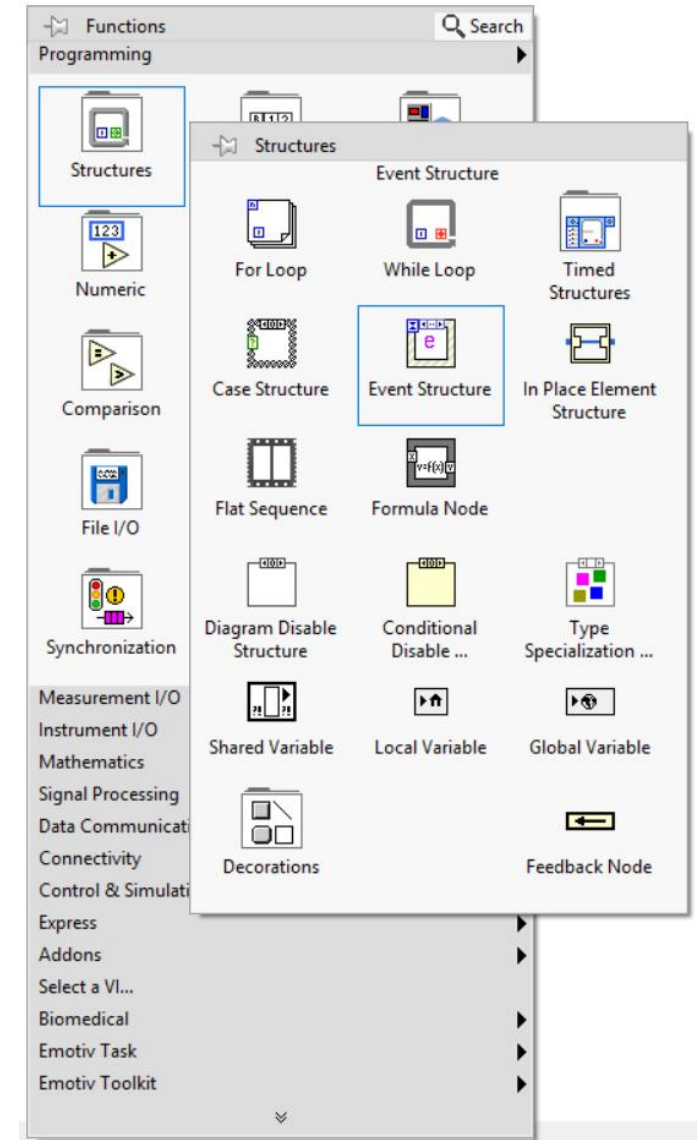
Izlazni terminali moraju imati definisane vrednosti za svaki od slučaj!



## Event struktura



1. *Event selector label* – prikazuje koji događaj prouzrokuje izvršavanje slučaja koji je trenutno prikazan.
2. *Timeout terminal* – vreme čekanja (u ms) na događaj pre ulaska u timeout. Ukoliko se poveže vrednost na ovaj terminal, mora da postoji *Terminal event* slučaj.





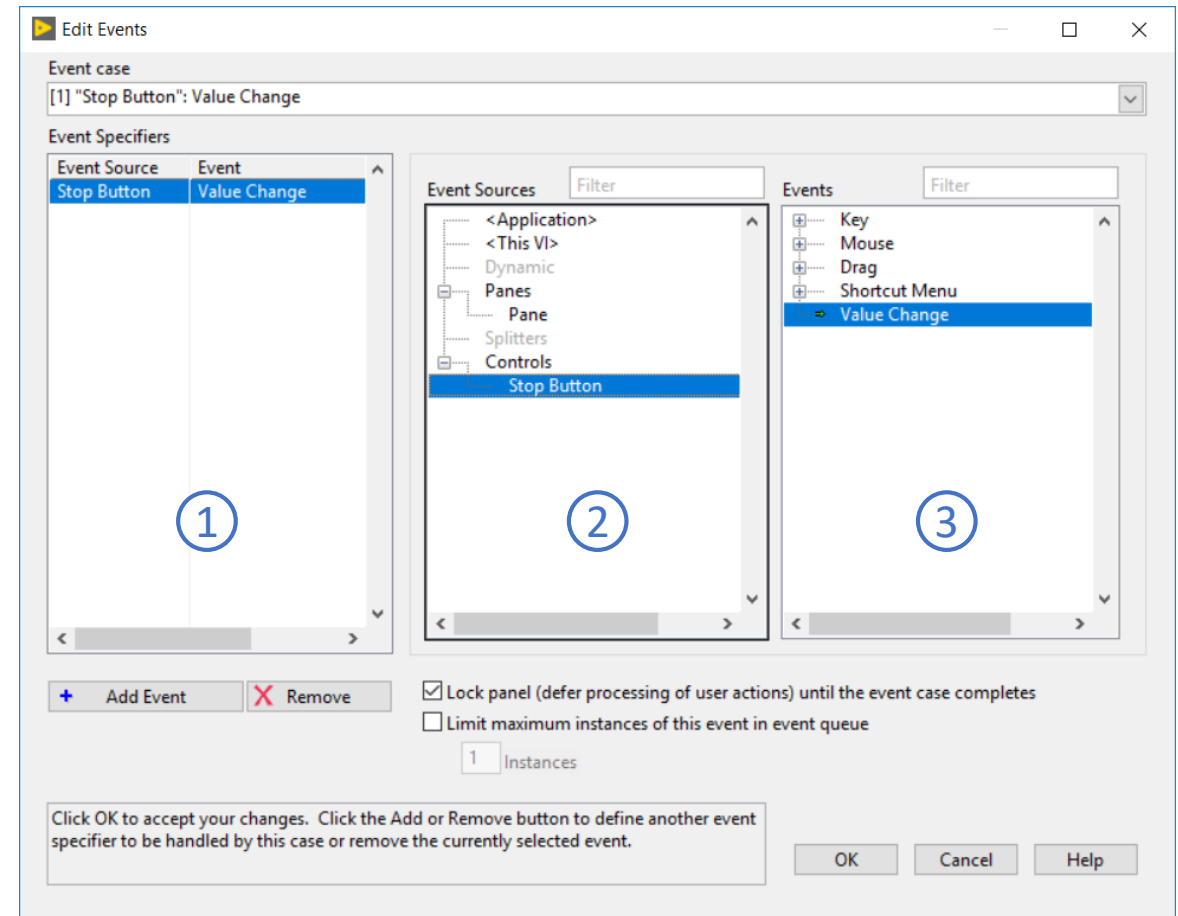
**Itasdi**

Innovative Teaching Approaches in development of Software Designed Instrumentation and its application in real-time systems

## Event struktura

Razlika između programiranja prozivanjem (*polling*) i događajem rukovođenog programiranja (*event driven programming*):

- Štedi se prostor u *Block Diagram-u*
- Program odgovara na **sve** događaje, bez gubitaka



Konfigurisanje  
događaja



Izvor  
događaja

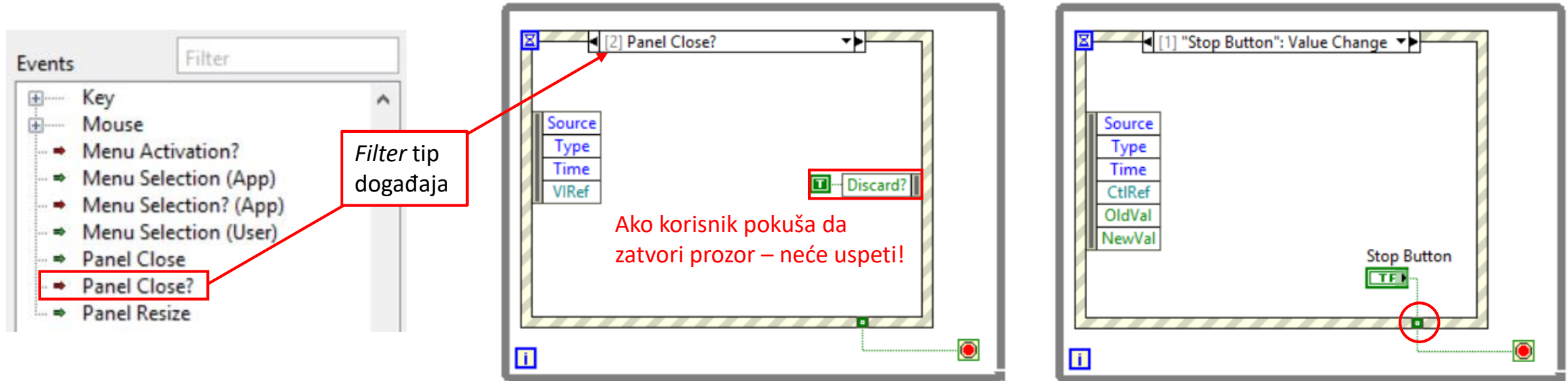


Događaj





# Event struktura



➔ *Notify* tip događaja – akcija korisnika se već izvršila

➔ *Filter* tip događaja – korisnik je izvršio akciju, ali program odlučuje kako će da reaguje.

Izlazni terminali **ne** moraju imati definisane vrednosti za svaki događaj!

**U jednoj while petlji staviti samo jednu event strukturu!**

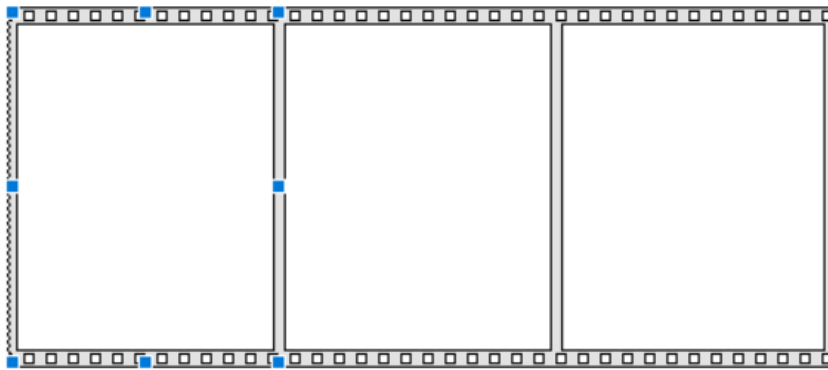


**Itasdi**

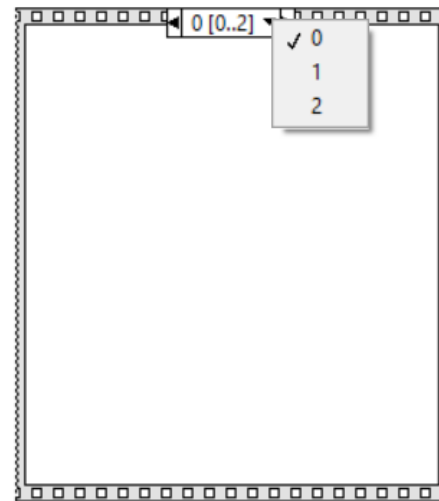
Innovative Teaching Approaches in development of Software Designed Instrumentation and its application in real-time systems

# Sequence struktura

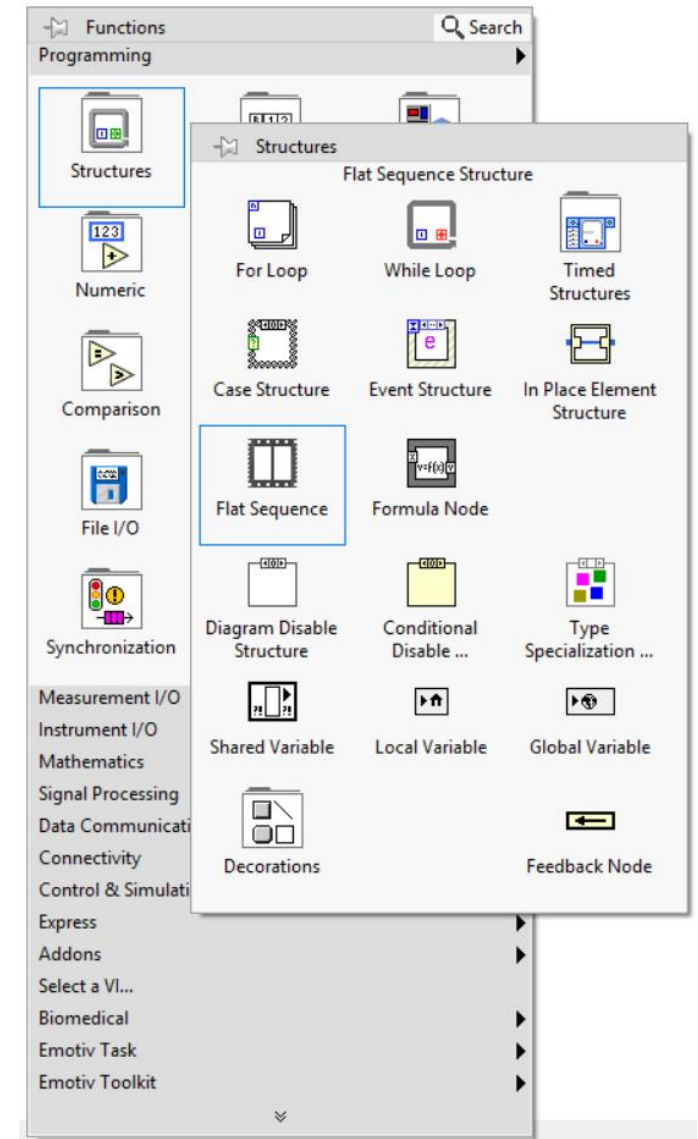
Sequence struktura se sastoji od više poddijagrama koji se izvršavaju sekvencijalno. Korišćenjem ove strukture će biti osigurano da će se akcije izvršavati jedna za drugom.



*Flat sequence*



*Stacked sequence*





**Itasdi**

**Innovative Teaching Approaches in development of Software Designed Instrumentation and its application in real-time systems**

Hvala na pažnji!

Co-funded by the  
Erasmus+ Programme  
of the European Union

